

## **Контрольні запитання**

1. Перечислить способы адресации операндов.
2. Охарактеризовать каждый из способов адресации.
3. Посредством каких команд реализуется каждый из исследованных способов адресации?
4. С помощью каких команд осуществляются следующие операции:
  - a/ загрузить регистр числом;
  - 6/ загрузить регистры  $H$  и  $L$  данными, расположенными в двух смежных ячейках памяти;
  - в/загрузить регистры  $DE$  двухбайтовым числом;
  - г/ запомнить содержимое аккумулятора?
5. Какой формат имеют команды при каждом из рассмотренных методов адресации?
6. Какие операции выполняются по командам: *LXI*, *STA*, *LHLD*, *MDVB*, *M*, *MVI*, *SHLD* и какой способ адресации используется при их выполнении?
7. Что представляет собой второй байт команды с непосредственной адресацией?
8. Почему команды, использующие косвенную регистровую адресацию, содержат два адреса?
9. Назовите команды загрузки аккумулятора при прямой, непосредственной и косвенной адресации.
10. Назовите команды загрузки указателей памяти и запоминания данных.
11. Назовите команды межрегистрового обмена.
12. Назовите команды операций со стеком.
13. С помощью каких команд осуществляется сложение чисел?
14. Какая из команд сложения является однобайтовой?
15. Что означает команда *INX*?
16. Когда используется команда *XRA*?
17. Что такое сложение с переносом и какая команда используется в этом случае
18. Как осуществляется сложение 16-разрядных чисел?
19. Что означает команда *ADDM*?
20. В каких случаях используется команда *ADI*?
21. Как в микропроцессоре осуществляется вычитание?
22. Что такое дополнительный код?
23. Как понимать слово "инверсия"?
24. В каком случае используется команда *SBB*?
25. Какую команду используют при вычитании из содержимого аккумулятора содержимое регистра?
26. Чем отличаются команда *SUB* от *SBB* ?
27. Для чего нужен индикатор "флаг переноса"?
28. В каких случаях на индикаторе "флаг переноса" появляется 1?
29. Что означает переполнение регистра?
30. Как производится вычитание двоичных чисел?